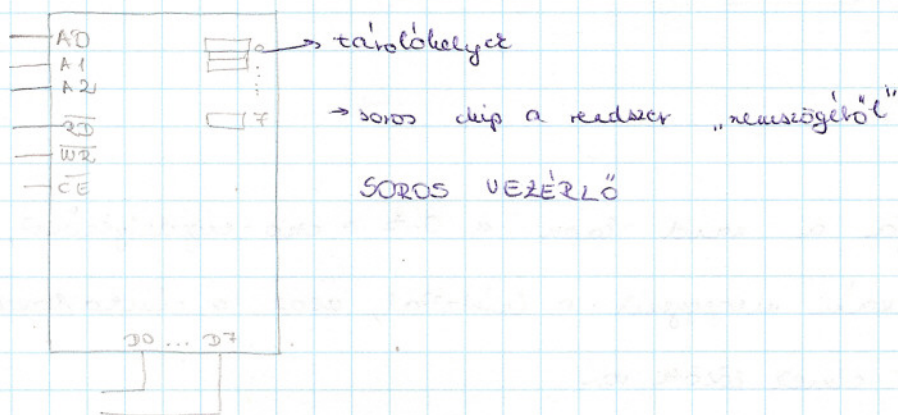


Perifériák illesztése



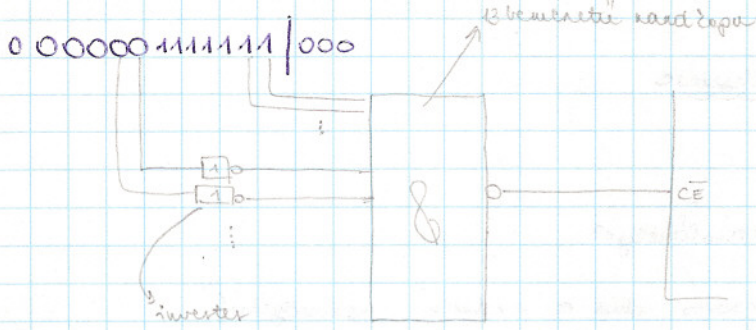
- az egy I/O csatlakozás (csak a soros vezérlővel)
- a soros port hozzáférésehez: 3 című tartozik hozzá $\Rightarrow 8 = 2^3$ tárolója (registre) van.
- a szeg-ben nem csak 1 soros port lehet \Rightarrow ezzel ugyanannyi névvel is.
- azaz az IO címei lehet látni a soros kontrollert, amely úgy észlel, hogy 3F8 (mivel 16 bitől kezdődik: $\emptyset 3F8$)
- úgy tekintünk, hogy a legfelső legyen a \emptyset tárolóhely helyett a 3F8, a 7-es a 3FF.
- a RD és WR látna az IOREAD és IOWRITE vezérlésen keresztül is.
- ha a sárga jelzőző áramlásban alacsony lenne \Rightarrow mindig működne, azaz ez működne 0-7-ig, 8-tól F-ig ... stb. Valahogy tudatni kellene, hogy a többi cím jól áll.

3F8

0000, 0011, 1111, 1000 \rightarrow 3F8

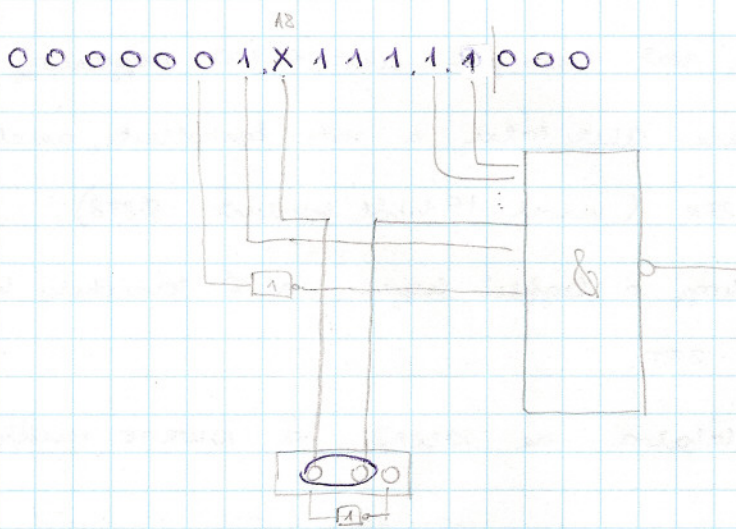
Mivel, ha a 3F8-at nézzük, az utolsó 3 bit változik csak.

Készítsünk ilyen káplet!



Azaz adja a NAND-káplet a 0-t a chip-vezérlésnek, ha minden szám megegyezik a kóddal, azaz a címtartomány 3F8-3FF címet előzött van.

- Probléma, ha nincs van COM1-e, és reni akkor még. A két soros vezérlő teljesen egyforma, de a 2g-en beállítható



Ha COM1 \Rightarrow A8 kábel, v. bemenjen a NAND-kápletba, ha COM2 \Rightarrow a negálja.

- vezérlő egy típusú, és az első két kábelét összekapcsoljuk. \Rightarrow

JUMPER

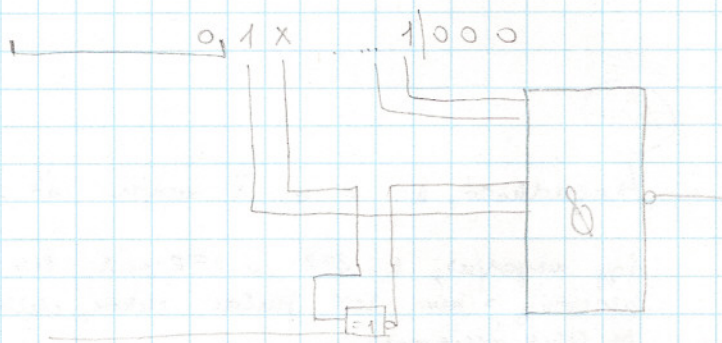
ha bal oldalon van a zár \rightarrow 3F8-as a vezérlés, ha a jobb oldalon 2F8.

- az ilyen átkapcsolást jumperrel végezzük

lehet csatlakoztatni a perifériához, de lehet állandó az
 elektronikus címét ... címtábla után van egy cím táblázat. Esu-
 tai a programok érkezik, melyek perifériával "álar"
 beszélgetni, a megcsatolást, a perifériát ... stb a szoftver észleli.
 új perifériát csatlakoztatás után készült be → betáplálás után
 észlelhető újra a cím táblázat.

↑ "oldás és használata"
 Plug & Play → nem a "magától működő" - t jelenti

A PC gyártó? elvégzik egy öntöltés szabványt:



A PC-ben legfeljebb 64k periféria lehet, így a cím (elő) nem-
 dip ϕ -t ⇒ nem kell invertálni a hard-vezetési vezetéket.

később megnőtt az 10 cím igeje ⇒ nem lehetett a szabvány
 miatt csatlakoztatni a GAK-s területek.

Az új periféria a felső 64k cím "elő" ellenőrzésére csatlakoztatva.

IN → beolvasás
 OUT → írás

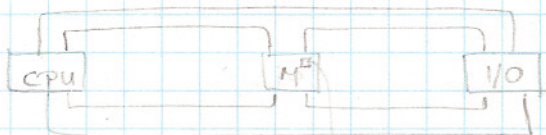
> hasonlóan, mint a memory írás-olvasás,
 csak 10 írás-olvasás

↓

3000 controller regiszterbe írni, és olvasni
 tudni, mást nem.

- a 386-os óta $2^{32} = 4G$ memória lehetősége

- akkor lehet egy érték perjénia, ha 10 RD és 10WR -t kap.



nem használja azokat \rightarrow tapasztal

és lehet választani

tanál a címnél, ahol egy van, ha 10 RD-t és 10WR-t adunk,

10-lesz, ha MRD-t v. MWR-t \Rightarrow memória.

Így jöhet létre a memóriába "ágyazott" 10. slyen elérési a

éremyőmemória, amely a csatlakozótól fogva része a memóriaként.

(32 KHz CPU \rightarrow 1GB memória)