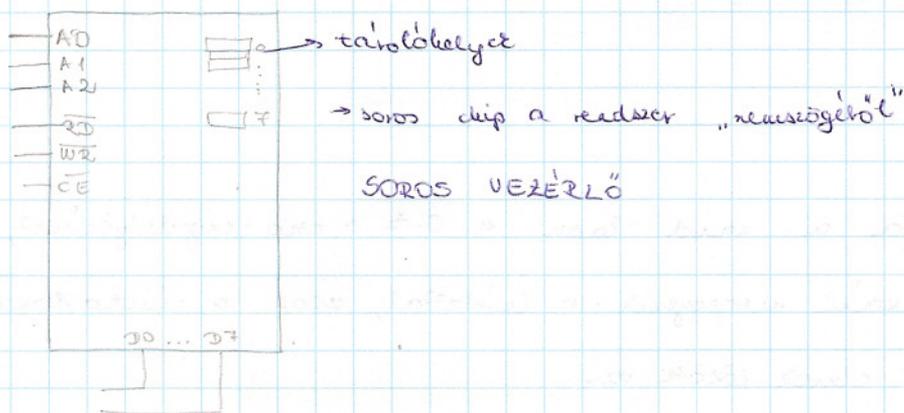


Perifériák illesztése



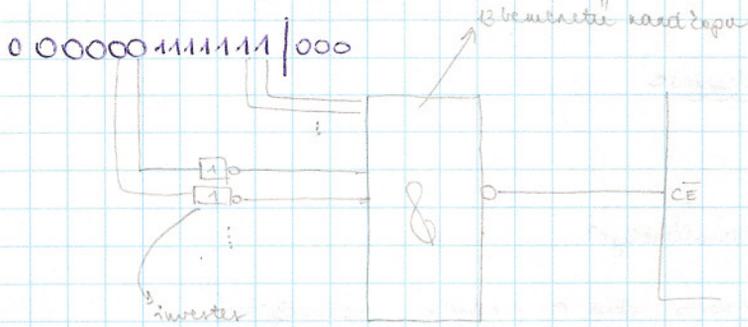
- az egy I/O eszköz (csak a soros vezérlővel)
- a soros port kezeléséhez: 3 című tartozik hozzá $\Rightarrow 8 = 2^3$ tárolója (registre) van.
- a szeg-ben nem csak 1 soros port lehet \Rightarrow ezzel ugyanannyi névvel is.
- azon az 10 című lehet látni a soros kontrollert, amely úgy észdől, hogy 3F8 (mivel 16 bitől kezdődik: $\emptyset 3F8$)
- úgy tekintés, hogy a legfelső legyen a \emptyset tároló helyett a 3F8, a 7-es a 3FF.
- a RD és WR látna az IOREAD és IOWRITE vezérlésen keresztül is.
- ha a sárga jelző áramlásban alacsony lenne \Rightarrow mindig működne, azaz ez működne 0-7-ig, 8-tól F-ig ... stb. Valahogy tudatni kellene, hogy a többi cím jól áll.

3F8

0000, 0011, 1111, 1000 \rightarrow 3F8

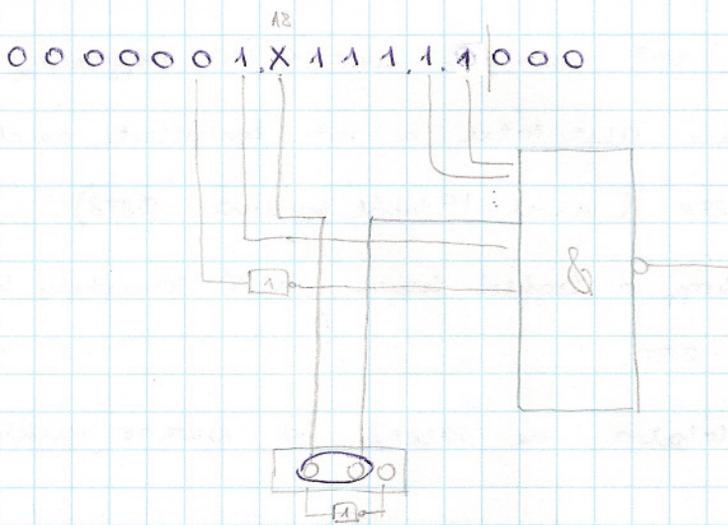
Mivel, ha a 3F8-at nézzük, az utolsó 3 bit változik csak.

Készítsünk ilyen káplet!



Azaz adja a parity-bitet a 0-t a chip-vezérlésnek, ha minden szám megegyezik a listával, azaz a címtartomány 3F8-3FF címet előzött van.

- Probléma, ha nincs van COM1-e, és reni akkor még. A két soros vezérlő teljesen egyforma, de a 2g-en beállítható



Ha COM1 \Rightarrow A8 kell, v. bemenjen a parity-bitre, ha COM2 \Rightarrow a negáltja.

- vezérlő egy típusú, és az első két káplet összekapcsoljuk. \Rightarrow

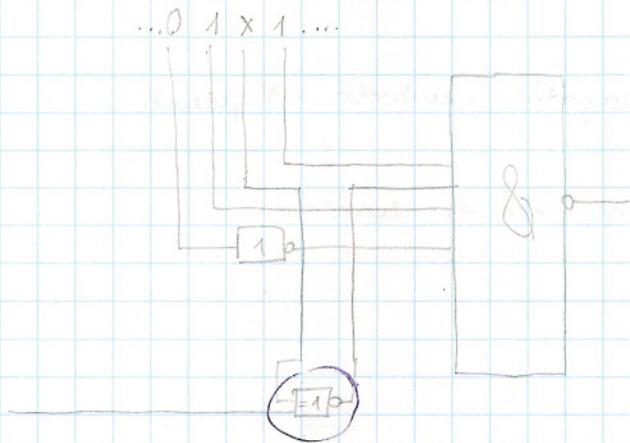
JUMPER

ha bal oldalon van a zár \rightarrow 3F8-as a vezérlés, ha a jobb oldalon 2F8.

- az ilyen átkapcsolást jumperrel végezzük

- problémái: egyedi konfigurációk miatt nem lehetett egyfélére csatlakoztatni a beállítást
ha nem állították be a jumperst \Rightarrow törlésment a COM1 -en a kommunikáció, mert mindig a létező COM1 volt.

Módosítások:



\hookrightarrow megadható, h. X v. \bar{X} megyen át.

így megadható, h. 3F8 v. 2F8-nál lesz a jel alacsony \Rightarrow nem kell fizikai csatlakozás, elektronikusán be lehet állítani.

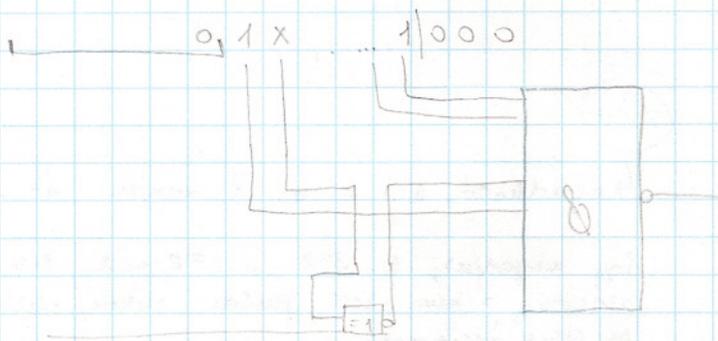
- ha a buszon 2 jel megy: ha ezér megengedjük, a jel \emptyset v. 1 lesz, ha különböz \Rightarrow a domináns a \emptyset .
- minden egyes perifériának regisztrálhatni kell magát

- Mindegyik periféria alape FFFF. Egyedi azonosító legalsó bitjét az adatbuszra helyezi minden periféria, ha mind 0 \Rightarrow 0-t olvasunk, ha 1, \Rightarrow mind 1-es, ha ilyen is, olyan is \Rightarrow 0-t, mert az a domináns. Aztán mindent elűz a legalsó bit megállhat.
Nag tudjuk mondani, h. az utolsó bitet mind 0, mind 1-es, vagy ez is, az is. Kérdés az egy bitet, amelyet részt vehetnek a további éresítésben. Mindig visszatér, amíg csak 1 marad. \Rightarrow feljegyzi a gép, h. mi a neve, hány tárolót ér, ér - e megszámlálást... stb. Ezután kezdjük elvöl.

lehet csatlakoztatni a perifériához, de lehet állandó az
 elektronikus címét ... előzetes után van egy cím táblázat. Esu-
 tai a programok érkezik, melyek perifériával "álar"
 beszélgetni, a megszabotást, a perifériát ... stb a szoftver észeli.
 új perifériát csatlakoztatott állapotban készül be → betáplálás után
 észlelődi újra a címbevités.

↑ "oldás és használata"
 Plug & Play → nem a "magától működő" - t jelenti

A PC gyártó? elvégzheti egy öntöltés szabványt:



A PC-ben legfeljebb 64 periféria lehet, így a cím (elő) nem-
 dip ϕ -t ⇒ nem kell invertálni a csatlakozáshoz vezetni.

később megnőtt az 10 című igénye ⇒ nem elegendő a szabvány
 miatt elcsúszni a GAK-s teniszet.

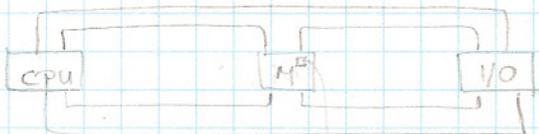
Az új periféria a felső 64-bite "elő" ellenőrzéssel készre.

IN → beolvasás
 OUT → írás

> hasonlóan, mint a memory írás-olvasás,
 csak 10 írás-olvasás
 ↓
 32000 controller regiszterbe írni, és olvasni
 tudni, mást nem.

- a 386-os óta $2^{32} = 4G$ memória lehetősége

- akkor lehet egy érték perjénia, ha 10 RD és 10WR -t kap.



nem használja azokat \rightarrow tapasztal

és lehet választani

tanál a címnél, ahol egy van, ha 10 RD-t és 10WR-t adunk,

10-est, ha MRD-t v. MWR-t \Rightarrow memória.

Így jöhet létre a memóriába "ágyazott" 10. slyen elérési a

éremyőmemória, amely a csatlakozótól fogva része a memóriaként.

(32 KHz CPU \rightarrow 1GB memória)